

符合EMC之最佳化PCB Layout設計實務與安規

◆ 課程簡介

工業與消費性電子產品（如智慧手持裝置）使用頻繁，導致電磁頻譜擁擠，人為電磁環境問題日益嚴重，如何防範未然，於產品設計(如 PCB Layout)階段，即周詳考量以避免電磁干擾(EMI)，實為產品研發設計人員必須面對的一大課題。本課程特別邀請具有豐富 EMC 測試與 PCB Layout 設計實務經驗之講師，深入解說符合 EMC 之最佳化 PCB Layout 設計實務與安規，課程內容包括：EMC 重點解析、PCB Layout 設計規範、高速電路佈局與接地的安排，以及 PCB Layout 安規基礎概念、工科醫領域安規要求等等。

◆ 講 師：資深 PCB Layout 與 EMC 測試專家 林宗清老師

經歷：逾二十年電磁相容測試與PCB Layout設計實務經驗

專長：電磁相容之驗證、測試&對策、PCB Layout、工廠自動化控制

◆ 課程大綱

一、符合 EMC 之最佳化 PCB Layout 設計實務 1. EMC 重點解析 2. PCB Layout 設計規範 3. 高速電路佈局 4. 接地的安排	二、PCB Layout 安規 1. 安規概念 2. 工科醫領域安規要求 3. PCB Layout 限電流
---	---

◆ 日 期：110.02.05(五)09:00-16:00

◆ 地 點：新竹市光復路二段 321 號工研院光復院區 16 館 121 階梯教室

◆ 報名方式：

(1)傳真 03-5743838 ; (2)e-mail : YuanRuLee@itri.org.tw

(3)網路報名 <https://cmsschool.itri.org.tw/lesson/content.aspx?nid=A3F3BBD4DFCC753D>

◆ 費 用：每人新台幣 3,500 元；同一公司 2 人(含)以上或於 1/15 前報名者每名優惠價
新台幣 3,300 元

◆ 備 註：

(1)本場研討會提供累計甲、乙級計量人員繼續教育點數(6 點)及行政院公務人員學習護照網路登錄服務。

(2)學員實際出席超過總時數 3/4 者，將頒發結業證書。

◆ 主辦單位：工研院量測技術發展中心，歡迎洽詢 李小姐，電話 03-5743810

報名表《110.02.05 日 符合 EMC 之最佳化 PCB Layout 設計實務與安規》

機構名稱：				統一編號：	
聯絡地址：□□□					
姓名	部門	電話	傳真	E-mail	餐點
		() 分機			<input type="checkbox"/> 一般 <input type="checkbox"/> 素
		() 分機			<input type="checkbox"/> 一般 <input type="checkbox"/> 素
若有報名相關事宜應通知：① <input type="checkbox"/> 參加者 ② <input type="checkbox"/> 承辦人員：姓名_____ 電話_____ 傳真_____					
(1) 付款方式： <input type="checkbox"/> 支票或匯票(抬頭：財團法人工業技術研究院)請郵寄至：新竹市光復路二段 321 號 16 館 30A 室 <input type="checkbox"/> 滙款或轉帳：土地銀行(005)工研院分行，帳號 156-005-0000-33 (匯款時請註明參加者姓名、所屬機構與課程名稱。匯款後請將匯款收據傳真至 03-5743838)					
(2)課前一週以 e-mail 與傳真方式傳送上課通知單					

同意 不同意 本單位日後通知您相關活動資訊或技術服務說明。(未勾選視為同意)